



勢流科技

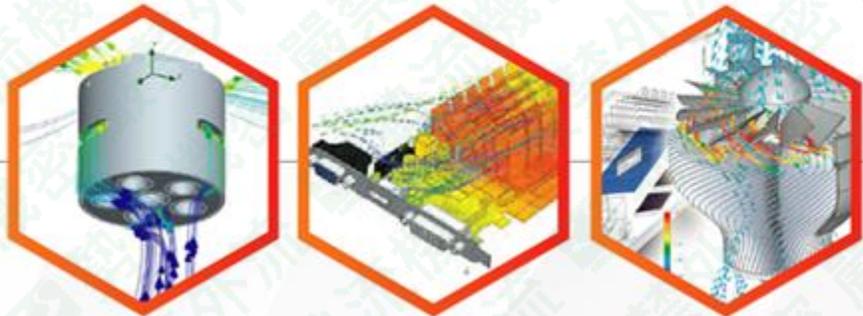
partner

SIEMENS

Digital Industries Software



Flotherm XT 2404 功能更新



Johnny



CAE Engineer



johnny@flotrend.com.tw

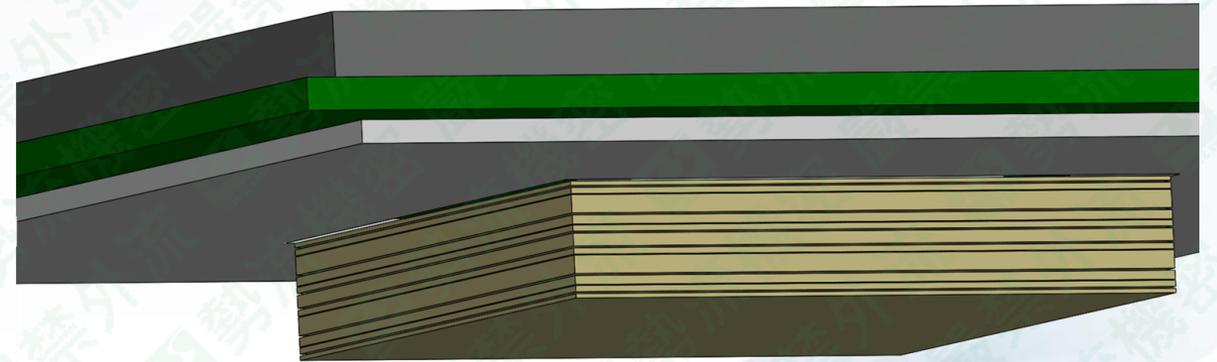


EDA - Adding Thermal Vias

快速輕鬆地研究熱管理選項

- **Challenge:**需要調查 PCB 設計中添加的散熱通孔(Vias)的影響。

- **Solution:**在選定組件下方新增散熱通孔
- 在組件下方定義散熱通孔陣列
- 建模為具有有效電導率的立方體幾何形狀
- 目前僅可使用詳細（分層）PCB 選項。





FLOTREND
SINCE 1997

勢流科技

partner

SIEMENS

Digital Industries Software

欲知詳情，請加入勢流會員 即可每月收到會員電子報

會員電子報請至客戶專區→[會員專屬月刊](#) 觀看完整內容





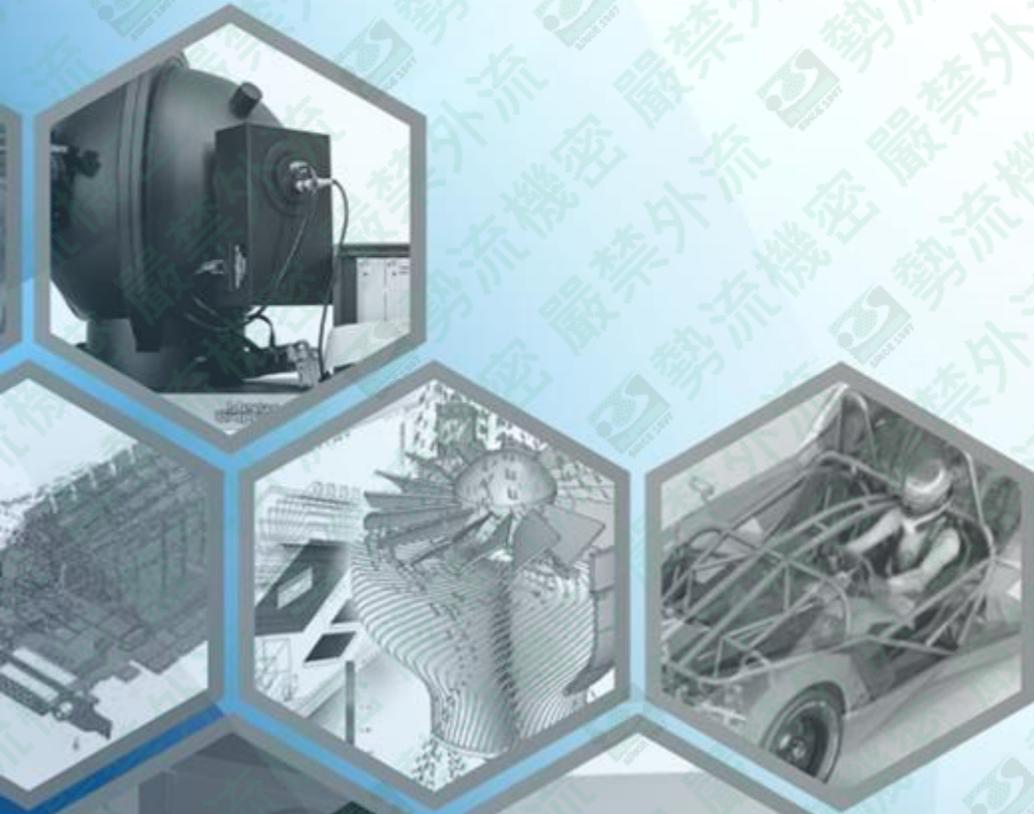
勢流科技

partner

SIEMENS

Digital Industries Software

Thank you for your attention.



Bob Ke



bob@flotrend.com.tw



02-27266269



CAE Division/CAE Engineer



台北市信義區忠孝東路五段550號13樓

